



Pablo Viana da Silva

Bolsista de Produtividade em Pesquisa do CNPq - Nível 2F

Doutor em Ciência da Computação pela Universidade Federal de Pernambuco (2006) com doutorado sandwich na University of California, Riverside (2005). Concluiu o Mestrado em Ciência da Computação pela Universidade Federal de Pernambuco (2002) e Graduação em Engenharia Civil pela Universidade Federal de Alagoas (1999). Atualmente é Professor Adjunto 2 da Universidade Federal de Alagoas. Possui experiência na área de Ciência da Computação, com ênfase em Arquitetura de Sistemas de Computação, atuando principalmente nos seguintes temas: Hardware reconfigurável para processamento de alto desempenho, Sistemas de memória configuráveis e Projetos de sistemas embarcados baseados em plataforma.

(Texto informado pelo autor)

Última atualização do currículo em 03/12/2010

Endereço para acessar este CV:
<http://lattes.cnpq.br/0217522010967626>




Certificado
pelo autor em
03/12/10



Dados pessoais

Nome	Pablo Viana da Silva
Nome em citações bibliográficas	VIANA, P.
Sexo	Masculino
Endereço profissional	Universidade Federal de Alagoas. BR 104 - Norte 57300-970 - Arapiraca, AL - Brasil - Caixa-Postal: 61 Telefone: (82) 88517752 URL da Homepage: http://www.arapiraca.ufal.br

Formação acadêmica/Titulação

- 2002 - 2006** Doutorado em Ciências da Computação (Conceito CAPES 6) .
Universidade Federal de Pernambuco, UFPE, Brasil.
com período sanduíche em University of California, Riverside(Orientador:Frank Vahid).
Título: A Methodology to Explore Memory Hierarchy Architectures for Embedded Systems, *Ano de Obtenção:* 2006.
Orientador:  Edna Natividade da Silva Barros.
Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior, CAPES, Brasil.
- 2000 - 2002** Mestrado em Ciências da Computação (Conceito CAPES 6) .
Universidade Federal de Pernambuco, UFPE, Brasil.
Título: Uma Arquitetura pra Aplicações em Processamento de Imagens: um Estudo em Hardware/Software, *Ano de Obtenção:* 2002.
Orientador: Manoel Eusebio de Lima.
Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior, CAPES, Brasil.
Palavras-chave: Detecção de veículos; FPGA; hardware/software codesign; processamento de imagens.
Grande área: Ciências Exatas e da Terra / *Área:* Ciência da Computação / *Subárea:* Sistemas de Computação / *Especialidade:* Arquitetura de Sistemas de Computação.
Grande área: Ciências Exatas e da Terra / *Área:* Ciência da Computação / *Subárea:* Sistemas de Computação / *Especialidade:* Hardware.
Grande área: Engenharias / *Área:* Engenharia de Transportes / *Subárea:* Veículos e Equipamentos de Controle.
Setores de atividade: Informática.
- 1994 - 1999** Graduação em Engenharia Civil .
Universidade Federal de Alagoas, UFAL, Brasil.
Bolsista do(a): Conselho Nacional de Desenvolvimento Científico e Tecnológico, CNPq, Brasil.
- 1991 - 1994** Curso técnico/profissionalizante em Eletrônica .
Escola Técnica Federal de Alagoas.

Atuação profissional**Universidade Federal de Alagoas, UFAL, Brasil.****Vínculo institucional**

2007 - Atual Vínculo: Colaborador, Enquadramento Funcional: Professor/pesquisador

Outras informações Professor do Mestrado em Modelagem Computacional do Conhecimento Linha de Pesquisa: Plataformas de Hardware de Alto Desempenho para a Otimização de Algoritmos Complexos

Vínculo institucional

2006 - Atual Vínculo: Servidor Público, Enquadramento Funcional: Professor Adjunto, Carga horária: 40, Regime: Dedicção exclusiva.

Vínculo institucional

1998 - 2006 Vínculo: Servidor Público, Enquadramento Funcional: Técnico em Laboratório / Eletrônica, Carga horária: 40

Atividades

08/2007 - Atual Pesquisa e desenvolvimento , LCCV - Laboratório de Computação Científica e Visualização, .

Linhas de pesquisa

[Hardware Reconfigurável - FPGA](#)

[Processamento de Alto Desempenho](#)

2007 - Atual Atividades de Participação em Projeto, Instituto de Computação, .

Projetos de pesquisa

[Cooperação Acadêmica entre o Mestrado Multidisciplinar em Modelagem Computacional de Conhecimento da UFAL e o Programa de Pós-Graduação em Ciência da Computação da UFPE](#)

08/1998 - Atual Serviços técnicos especializados , Reitoria, Nucleo de Processamento de Dados.

Serviço realizado

Suporte técnico e consultoria tecnológica.

2009 - 2012 Atividades de Participação em Projeto, Campus Arapiraca, .

	Projetos de pesquisa Um Dispositivo de Hardware de Código Aberto Baseado em Microcontrolador com Interface USB para Aplicações Interativas NCEX - Núcleo de Ciências Exatas
2009 - 2010	Atividades de Participação em Projeto, Campus Avançado - Arapiraca, .
	Projetos de pesquisa Desenvolvimento de Sistemas de Hardware Reconfigurável e Software Embarcado para Computação de Alto Desempenho
2008 - 2010	Atividades de Participação em Projeto, Instituto de Computação, .
	Projetos de pesquisa ProCoCo - Projeto de Consolidação das Atividades de Pesquisa no Programa de Pós-Graduação em Modelagem Computacional de Conhecimento
2008 - 2010	Atividades de Participação em Projeto, LCCV - Laboratório de Computação Científica e Visualização, .
	Projetos de pesquisa Ambiente de Alto Desempenho Computacional em Tera-Escala e Visualização 3D de Alta Resolução em Tempo Real para Aplicação de Mecânica Computacional na Indústria de Óleo, Gás e Energia (P&D)
Universidade Federal de Pernambuco, UFPE, Brasil.	
Vínculo institucional	
2003 - 2009	Vínculo: Colaborador, Enquadramento Funcional: Doutorando
Atividades	
2006 - Atual	Atividades de Participação em Projeto, Centro de Informática, .
	Projetos de pesquisa Projetos baseados em Plataformas: Estabelecendo um Ambiente Comum para Pesquisas e Desenvolvendo Novas Metodologias de Projeto
2007 - 2010	Atividades de Participação em Projeto, Centro de Informática, .
	Projetos de pesquisa Cooperação em Projeto de Plataformas Configuráveis para Sistemas Embarcados de Alto Desempenho e Baixo Consumo de Energia
2003 - 2009	Atividades de Participação em Projeto, Centro de Informática, .
	Projetos de pesquisa Cooperação PROCAD: Técnicas para Desenvolvimento de Módulos de Propriedade Intelectual
University of California, Riverside, UCR, Estados Unidos.	
Vínculo institucional	
2005 - 2005	Vínculo: Pesquisador, Enquadramento Funcional: Pesquisador Visitante, Regime: Dedicção exclusiva.
Outras informações	Embedded Systems Lab. Dr. Frank Vahid Bolsa do Programa CAPES/PDEE Processo: BEX 1366-04/1

Linhas de Pesquisa

1. Hardware Reconfigurável - FPGA
2. Processamento de Alto Desempenho

Projetos de Pesquisa

- 2009 - 2012** Um Dispositivo de Hardware de Código Aberto Baseado em Microcontrolador com Interface USB para Aplicações Interativas

Descrição: Este Projeto de Pesquisa Tecnológica visa prioritariamente ampliar a interatividade dos computadores pessoais e permitir que novas aplicações sejam propostas, baseadas em controles de automação e sensores, desafiando as limitações das interfaces tradicionais de Entrada e Saída (mouse e teclado). A facilidade de conectar diferentes modos de sensoriamento e controle a um computador pessoal, tais como chaves, potenciômetros, acelerômetros, etc. Permite a criação de dispositivos com baixo custo de desenvolvimento e prazo de desenvolvimento encurtado. Soluções podem ser rapidamente configuradas, fazendo uso do poder computacional de um PC comum e da interatividade via USB conectada a sensores e atuadores de baixo custo. Alguns exemplos de produtos que poderão ser construídos são: balanças eletrônicas, estações meteorológicas, mesas de controle (residencial, industrial, multimídia, etc.), entretenimento, entre muitos outros. A praticidade no desenvolvimento de novos produtos com essa arquitetura de hardware de código aberto irá proporcionar a geração de emprego e renda para profissionais e estudantes com habilidades básicas para utilizar a placa..

Situação: Em andamento; *Natureza:* Pesquisa.

Alunos envolvidos: Graduação (1) .

Integrantes: Lucas Torquato de Melo - Integrante / Pablo Viana da Silva - Coordenador.

Financiador(es): Conselho Nacional de Desenvolvimento Científico e Tecnológico - Bolsa. *Número de orientações:* 1.

2009 - 2012 NCEX - Núcleo de Ciências Exatas

Descrição: O objetivo deste projeto é a construção de um prédio para abrigar o Núcleo de Ciências Exatas-NCEX com o intuito de abrigar os grupos de pesquisas dos cursos de Física, Matemática, Ciências da Computação e Química para desenvolverem pesquisas básicas e aplicadas agregando no mesmo espaço físico grupos de pesquisadores de áreas de concentração comum..

Situação: Em andamento; *Natureza:* Pesquisa.

Integrantes: Marcelo Costa Oliveira - Integrante / Samuel Silva Albuquerque - Integrante / Sérgio Modesto Vechi - Integrante / Pedro Valentim dos Santos - Coordenador / Gustavo Camelo - Integrante / André Luis Flores - Integrante / José Barros - Integrante / Pablo Viana da Silva - Integrante.

Financiador(es): Financiadora de Estudos e Projetos - Auxílio financeiro..

2009 - 2010 Desenvolvimento de Sistemas de Hardware Reconfigurável e Software Embarcado para Computação de Alto Desempenho

Descrição: Prover o estudo de arquiteturas de computação híbridas para processamento de alto desempenho, baseadas em dispositivos de lógica reconfigurável de alta densidade (FPGAs). Este projeto prevê a estruturação do primeiro laboratório para o desenvolvimento de hardware do Estado de Alagoas, com atividades voltadas para a pesquisa científica e inovação tecnológica..

Situação: Em andamento; *Natureza:* Desenvolvimento.

Alunos envolvidos: Graduação (2) .

Integrantes: Ann Gordon-Ross - Integrante / Eduardo Setton - Integrante / Pablo Viana da Silva - Coordenador.

Financiador(es): Fundação de Amparo à Pesquisa do Estado de Alagoas - Auxílio financeiro / Fundação Universitária de Desenvolvimento de Extensão e Pesquisa - Bolsa..

2008 - 2010 ProCoCo - Projeto de Consolidação das Atividades de Pesquisa no Programa de Pós-Graduação em Modelagem Computacional de Conhecimento

Descrição: Este projeto (CNPq Casadinho 620063/2008-4) tem por objetivo criar as condições ideais para a consolidação das atividades de pesquisa no âmbito do Programa de Pós-Graduação em Modelagem Computacional de Conhecimento da Universidade Federal de Alagoas (UFAL) através de ações tendentes a (i) melhorar a infra-estrutura computacional de seus laboratórios de pesquisa, (ii) ampliar o acesso ao conhecimento mais atualizado através da aquisição de literatura de ponta, (iii) ampliação do espaço físico de apoio à pesquisa e (iv) fortalecimento de parcerias com pesquisadores de notada atuação científica. A proposta está estruturada em dois subprojetos, um com a Pontifícia Universidade Católica do Rio de Janeiro (PUC-Rio) e outro com a Universidade Federal de Minas Gerais (UFMG)..

Situação: Em andamento; *Natureza:* Pesquisa.

Alunos envolvidos: Graduação (10) / Mestrado acadêmico (6) / Doutorado (2) .

Integrantes: Alejandro Cesar Frery Orgambide - Coordenador / Eliana Silva de Almeida - Integrante / Evandro de Barros Costa - Integrante / Antonio Alfredo F. Loureiro - Integrante / Heitor Ramos - Integrante / Geraldo Robson Mateus - Integrante / Henrique Pacca Loureiro Luna - Integrante / Leandro Dias da Silva - Integrante / Rodrigo de Barros Paes - Integrante / Eduardo Freire Nakamura - Integrante / Pablo Viana da Silva - Integrante.

Financiador(es): Conselho Nacional de Desenvolvimento Científico e Tecnológico - Auxílio financeiro..

2008 - 2010 Ambiente de Alto Desempenho Computacional em Tera-Escala e Visualização 3D de Alta Resolução em Tempo Real para Aplicação de Mecânica Computacional na Indústria de Óleo, Gás e Energia (P&D)

Descrição: Implantação de plataformas de hardware reconfigurável nos elementos do cluster de computadores no intuito de desenvolver (especificar, codificar e sintetizar) funções lógicas de uso computacional intensivo, permitindo acelerar o desempenho na execução de softwares de simulação numérica do comportamento de estruturas Offshore..

Situação: Concluído; *Natureza:* Desenvolvimento.

Integrantes: Pablo Viana da Silva - Coordenador.

Financiador(es): Centro de Pesquisa e Desenvolvimento Leopoldo Américo Miguêz de Mello - Cooperação / Fundação Universitária de Desenvolvimento de Extensão e Pesquisa - Bolsa. *Número de orientações:* 3.

2007 - 2010 Cooperação Acadêmica entre o Mestrado Multidisciplinar em Modelagem Computacional de Conhecimento da UFAL e o Programa de Pós-Graduação em Ciência da Computação da UFPE

Descrição: Este projeto visa promover a consolidação do programa de pós-graduação em Ciência da Computação da UFPE, como referência nacional e internacional; promover a consolidação do programa de mestrado multidisciplinar em Modelagem Computacional de Conhecimento da UFAL, dando condições de estruturar seu programa de doutorado; estimular a interação científico-acadêmica dessas instituições com o objetivo de estreitar suas relações de modo a constituir uma verdadeira rede de cooperação, com o desenvolvimento de projetos de pesquisa, aproveitando as características de cada grupo, reforçar as linhas de pesquisa existentes nos dois programas, aproveitando as competências e ajustando o perfil de docentes e os estudantes..

Situação: Concluído; *Natureza:* Pesquisa.

Alunos envolvidos: Graduação (24) / Mestrado acadêmico (4) / Doutorado (2) .

Integrantes: Manoel Eusebio de Lima - Coordenador / Edna Natividade da Silva Barros - Integrante / Evandro de Barros Costa - Integrante / Roberta Vilhena Vieira Lopes - Integrante / Fábio Paraguaçu Duarte da Costa - Integrante / Manoel Agamemnon Lopes - Integrante / Pablo Viana da Silva - Integrante.

Financiador(es): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Auxílio financeiro / Universidade Federal de Alagoas - Cooperação / Universidade Federal de Pernambuco - Cooperação..

2007 - 2010 Cooperação em Projeto de Plataformas Configuráveis para Sistemas Embarcados de Alto Desempenho e Baixo Consumo de Energia

Descrição: O mercado mundial de sistemas embarcados, atualmente, atinge um volume, em dólares, 100 vezes maior que o de microcomputadores pessoais, e deverá manter crescimento exponencial nesta década. A alta competitividade é a principal característica deste mercado. Com margens de lucros estreitas os projetistas precisam lançar novos produtos antes de seus concorrentes, a fim de conquistar uma maior fatia de mercado. Os constantes avanços da tecnologia de microeletrônica, por sua vez, tem proporcionado uma contínua miniaturização de componentes eletrônicos permitindo que sistemas de computação completos possam ser integrados em um único circuito integrado. Para atuar neste novo cenário, de forma a conceber e avaliar um sistema completo com reduzido custo de projeto, metodologias baseadas em plataformas estão sendo utilizadas. A idéia básica de uma metodologia baseada em plataforma é permitir que o projetista trabalhe com plataformas pré-definidas, onde seus módulos estão armazenados em bibliotecas e são denominados IP's (Módulos de Propriedade Intelectual). Como exemplos de módulos podemos citar processadores, memória, barramento, conversores A/D, etc. As descrições de tais módulos podem ser em diferentes níveis de abstração: descrições funcionais em uma linguagem de programação (por exemplo C++), descrições RTL (Register transfer level) em uma linguagem de descrição de hardware (por exemplo VHDL) ou mesmo num formato que pode ser executada em hardware reconfigurável (FPGA). A partir da disponibilidade de um biblioteca com tais módulos, o projetista pode configurar diferentes plataforma para a aplicação alvo de forma a ter uma plataforma que seja mais adequada à sua aplicação. Este projeto visa o estabelecimento de um trabalho cooperativo entre as duas equipes para o desenvolvimento de novas técnicas para projeto baseados em plataformas a partir do expertise das equipes mencionadas..

Situação: Em andamento; *Natureza:* Pesquisa.

Alunos envolvidos: Doutorado (3) .

Integrantes: Edna Natividade da Silva Barros - Coordenador / Ann Gordon-Ross - Integrante / Frank Vahid - Integrante / Cristiano Coelho de Araujo - Integrante / Edson Barbosa Lisboa - Integrante / David Sheldon - Integrante / Pablo Viana da Silva - Integrante.

Financiador(es): Conselho Nacional de Desenvolvimento Científico e Tecnológico - Auxílio financeiro. *Número de produções C, T & A:* 5.

2006 - 2009 Projetos baseados em Plataformas: Estabelecendo um Ambiente Comum para Pesquisas e Desenvolvendo Novas Metodologias de Projeto

Descrição: Projeto de Cooperação Nacional (PROCAD) entre Unicamp, UFCG e UFPE. O objetivo é a criação de metodologias e infra-estrutura para o aumento da capacidade de exploração de alternativas de projeto de plataformas SoCs, visando a possibilidade de simular não só o processador executando um dado software, mas também todos os componentes envolvidos no sistema tais como memórias, sistemas de interconexão e IP-cores de aplicação específica projetados como módulos em alguma linguagem de descrição de hardware..

Situação: Concluído; *Natureza:* Pesquisa.

Alunos envolvidos: Mestrado acadêmico (7) Doutorado (4) .

Integrantes: Manoel Eusebio de Lima - Integrante / Edna Natividade da Silva Barros - Coordenador / Sandro Rigo - Integrante / Abel Guilhermino da Silva Filho - Integrante / Cristiano Coelho de Araujo - Integrante / Paulo Centoducatte - Integrante / Richard Maciel Costa - Integrante / Alexandro Baldassin - Integrante / Bruno de Carvalho Albertini - Integrante / Edson Barbosa Lisboa - Integrante / Pablo Viana da Silva - Integrante.

Financiador(es): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Bolsa / Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Auxílio financeiro..

2003 - 2009 Cooperação PROCAD: Técnicas para Desenvolvimento de Módulos de Propriedade Intelectual

Descrição: A indústria eletrônica tem crescido nos últimos anos a uma taxa impressionante e um dos principais motivos é a incorporação de sistemas eletrônicos numa grande variedade de produtos tais como automóveis, eletrodomésticos e de comunicação, os quais são cada vez mais complexos e constituem um fator dominante no preço de alguns produtos. O desenvolvimento de tais sistemas a baixo custo exige

metodologias de projeto que suportem desde a especificação até a prototipação do sistema. A falta de pessoal qualificado em técnicas de projeto tem dificultado o desenvolvimento de sistemas embutidos pela indústria nacional, o que tem ocasionado um crescente aumento nas importações. Este projeto visa a cooperação entre grupos de pesquisadores da UFPE, USP, UNICAMP e UFPB para formação de pessoal qualificado na área de concepção e projeto de sistemas embarcados através do desenvolvimento de projetos colaborativos aproveitando os diversos perfis de cada grupo. Para tornar efetiva a colaboração uma plataforma única de especificação de sistemas baseada no SystemC e um repositório de estudos de caso comum estão sendo utilizados..

Situação: Concluído; *Natureza:* Pesquisa.

Integrantes: Manoel Eusebio de Lima - Integrante / Edna Natividade da Silva Barros - Coordenador / Rodolfo Jardim Azevedo - Integrante / Guido Araújo - Integrante / Abel Guilhermino da Silva Filho - Integrante / Cristiano Coelho de Araujo - Integrante / Paulo Centoducatte - Integrante / Marius Strum - Integrante / Elmar Melcher - Integrante / Pablo Viana da Silva - Integrante.

Financiador(es): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior - Auxílio financeiro / Universidade Estadual de Campinas - Cooperação / Universidade Federal de Campina Grande - Cooperação / Universidade Federal de Pernambuco - Cooperação.

Número de produções C, T & A: 5.

Revisor de periódico

2008 - Atual Periódico: Microelectronics Journal

Áreas de atuação

- 1.** *Grande área:* Ciências Exatas e da Terra / *Área:* Ciência da Computação / *Subárea:* Sistemas de Computação / *Especialidade:* Arquitetura de Sistemas de Computação.
- 2.** *Grande área:* Ciências Exatas e da Terra / *Área:* Ciência da Computação / *Subárea:* Sistemas de Computação / *Especialidade:* Hardware.
- 3.** *Grande área:* Ciências Exatas e da Terra / *Área:* Ciência da Computação / *Subárea:* Sistemas de Computação / *Especialidade:* Software Básico.

Idiomas

Inglês Compreende Bem, Fala Bem, Lê Bem, Escreve Bem.

Espanhol Compreende Bem, Fala Razoavelmente, Lê Bem.

Português Compreende Bem, Fala Bem, Lê Bem, Escreve Bem.

Prêmios e títulos

- 2007** Auxílio AEX para participação em evento internacional, CAPES - Coordenação de Aperfeiçoamento de Pessoal de Nível Superior.
- 2006** SIGDA Travel grant for participation at the 43rd DAC, SIGDA - Special Interest Group on Design Automation.
- 2004** Travel Grant for participation at the DATE 2004, EDAA - European Design and Automation Association.

Produção em C,T & A

Produção bibliográfica

Citações

SCOPUS

Total de trabalhos 6

Total de citações 8

Viana, Pablo Data: 25/07/2010

Outras

Total de trabalhos 7






Total de citações 11

Pablo Viana Data: 21/11/2010

Livros publicados/organizados ou edições

1. VIANA, P. ; BARROS, E. N. S. . Configurable Cache Tuning: A Methodology to Explore Memory Hierarchy Architectures for Embedded Systems. Saarbrücken: LAP LAMBERT Academic Publishing, 2009.

Trabalhos completos publicados em anais de congressos

1. VIANA, P. ; DIAS, D. S. ; Torquato, Lucas . An Entry-Level Platform for Teaching High-Performance Reconfigurable Computing. In: VI Southern Programmable Logic Conference, 2010, Ipojuca, Porto de Galinhas. Proceedings of the FPGA Designer Forum 2010. Recife-PE : RIMA, 2010. p. 53-56.
2. SILVA, C. V ; Frery, A. C. ; VIANA, P. . Avaliação do Consumo de Energia e Tempo de Vida de Redes de Sensores sem Fio Comerciais. In: MECOM / CILAMCE 2010, 2010, Buenos Aires. Mecanica Computacional, 2010.
3.  VIANA, P. ; Gordon-Ross, A. ; BARROS, E. N. S. ; Vahid, F. . A Table-based Method for Single-Pass Cache Optimization. In: Great Lakes Symposium on VLSI - GLSVLSI, 2008, Orlando. GLSVLSI '08: Proceedings of the 18th ACM Great Lakes symposium on VLSI. New York, NY, USA : ACM, 2008.
4.  Gordon-Ross, A. ; VIANA, P. ; Vahid, F. ; NAJJAR, W. ; BARROS, E. N. S. . A One-Shot Configurable-Cache Tuner for Improved Energy and Performance. In: DATE 2007 - Design, Automation and Test in Europe, 2007, Nice, France. Proceedings of the Design, Automation and Test in Europe Conference, DATE 2007, 2007.
5. Andre Silva ; Guilherme Esmeraldo ; BARROS, E. N. S. ; VIANA, P. . Cache-Analyzer: Design Space Evaluation of Configurable-Caches in a Single-Pass. In: 18th IEEE/IFIP International Workshop on Rapid System Prototyping, 2007, Porto Alegre. Proceedings of the 18th IEEE/IFIP International Workshop on Rapid System Prototyping. Washington, DC, USA : IEEE Computer Society, 2007.
6.  VIANA, P. ; Gordon-Ross, A. ; Keogh, E. ; BARROS, E. N. S. ; Vahid, F. . Configurable Cache Subsetting for Fast Cache Tuning. In: DAC - 43rd Design Automation Conference, 2006, San Francisco, CA. Proceedings of the 43rd Design Automation Conference, 2006.
7. SILVA FILHO, A. G. ; VIANA, P. ; LIMA, M. E. ; BARROS, E. N. S. . Tuning Mechanism for Two-Level Cache Hierarchy Intended for Instruction Caches and Low Energy Consumption. In: The 18th International Symposium on Computer Architecture and High Performance Computing, 2006, Ouro Preto. Proceedings of the The 18th International Symposium on Computer Architecture and High Performance Computing, 2006.
8.  VIANA, P. ; BARROS, E. N. S. ; RIGO, S. ; AZEVEDO, R. ; ARAUJO, G. . Modeling and Simulating Memory Hierarchies in a Platform-based Design Methodology. In: DATE 2004 - Design, Automation and Test in Europe, 2004, Paris. In Proceeding European Conference on Design, Automation and Test (DATE 2004), 2004.
9. VIANA, P. ; SANTOS, W. P. ; ARAUJO FILHO, M. S. C. ; BARROS NETO, A. J. ; SILVA, C. K. R. ; SILVA, J. D. ; Frery, A. C. . Uma Nova Técnica de Classificação de Imagens Baseada em Lógica Nebulosa Não Iterativa. In: SBSR - Simpósio Brasileiro de Sensoriamento Remoto, 2003, Belo Horizonte - MG. Anais XI SBSR. Belo Horizonte : INPE, 2003. p. 1091-1098.
10. VIANA, P. ; SANTOS, W. P. ; LIMA, M. E. ; Frery, A. C. . A Fuzzy VLSI Architecture for Multi- and Hyperspectral Image Classification. In: SBSR - Simpósio Brasileiro de Sensoriamento Remoto, 2003, Belo Horizonte - MG. Anais XI SBSR. Belo Horizonte : INPE, 2003. p. 1107-1114.
11.  LIMA, M. E. ; VIANA, P. ; Frery, A. C. ; BARROS, E. N. S. . A Codesign Approach for a High Performance Vehicle Detector. In: HIGH PERFORMANCE COMPUTING HPC2003-ASTC2003, 2003, Orlando, San Diego. The Society for Modeling and Simulation International, 2003. v. 1. p. 15-20.
12. Frery, A. C. ; SANTOS, W. P. ; VIANA, P. ; ARAUJO FILHO, M. S. C. ; SILVA, C. K. R. ; BARROS NETO, A. J. ; LIMA, M. E. . A Fuzzy Architecture for Classification of Multi- and Hyperspectral Images. In: NSIP 2003 - Workshop on Nonlinear Signal and Image Processing, 2003, Grado, Trieste. Nonlinear Signal and Image Processing, 2003. p. 1-5.
13. VIANA, P. ; BARROS, E. N. S. ; RIGO, S. ; AZEVEDO, R. ; ARAUJO, G. . Exploring Memory Hierarchy with Archc. In: SBAC - PAD 2003, 2003, São Paulo - SP. 15th Symposium on Computer Architecture and High Performance Computing, 2003. p. 2-9.

Artigos aceitos para publicação

1. SILVA, C. V ; Frery, A. C. ; VIANA, P. . Avaliação do Consumo de Energia e Tempo de Vida de Redes de Sensores sem Fio Comerciais. Mecânica Computacional, 2010.

Apresentações de Trabalho

1. VIANA, P. ; BARROS, E. N. S. . A Methodology to Explore the Design Space of Memory Hierarchies for Embedded Systems. 2007. (Apresentação de Trabalho/Outra).
2. VIANA, P. ; Gordon-Ross, A. ; Keogh, E. ; BARROS, E. N. S. ; Vahid, F. . Configurable Cache Subsetting for Fast Cache Tuning. 2006. (Apresentação de Trabalho/Conferência ou palestra).

3. VIANA, P. ; RIGO, S. ; BARROS, E. N. S. ; AZEVEDO, R. ; ARAUJO, G. . Modeling and Simulating Memory Hierarchies in a Platform-based Design Methodology. 2004. (Apresentação de Trabalho/Conferência ou palestra).
4. VIANA, P. ; RIGO, S. ; BARROS, E. N. S. ; AZEVEDO, R. ; ARAUJO, G. . Exploring Memory Hierarchy with ArchC. 2003. (Apresentação de Trabalho/Simpósio).

Produção técnica

Softwares sem registro de patente

1. VIANA, P. ; SANTOS, L. B. ; BARBIRATO, J. C. C. . Trellis - Programa para Análise e Dimensionamento de Trelças Planas em Aço e Madeira. 1999.

Produtos tecnológicos

1. VIANA, P. ; Frery, A. C. ; LIMA, M. E. . Detector de Veículos por Imagens. 2002.

Processos ou técnicas

1. VIANA, P. ; BARROS, E. N. S. ; Gordon-Ross, A. ; Vahid, F. . Single-pass Cache Simulation. 2006.

Demais tipos de produção técnica

1. LIMA, M. E. ; VIANA, P. . Processamento Digital de Sinais. 2002. (Desenvolvimento de material didático ou instrucional - Monitoria).

Bancas

Participação em bancas examinadoras

Dissertações

1. SILVA FILHO, A. G. ; LIMA, M. E. ; VIANA, P.. Participação em banca de George Inácio Marques da Fonseca. Desenvolvimento de uma Plataforma para Monitoramento Remoto de Pacientes Idosos. 2009. Dissertação (Mestrado em Ciências da Computação) - Universidade Federal de Pernambuco.
2. Marcília Campos; LIMA, M. E.; VIANA, P.. Participação em banca de Abner Corrêa Barros. Implementação em FPGA de um Módulo Multiplicador e Acumulador Aritmético de Alto Desempenho para Números de Ponto Flutuante de Dupla Precisão, Padrão IEEE 754. 2008. Dissertação (Mestrado em Ciências da Computação) - Universidade Federal de Pernambuco.
3. BARROS, E. N. S.; LIMA, M. E.; VIANA, P.. Participação em banca de Viviane Lucy Santos de Souza. Implementação de uma Arquitetura para Multiplicação de Matrizes Densas em Sistemas Reconfiguráveis de Alto Desempenho. 2008. Dissertação (Mestrado em Ciências da Computação) - Universidade Federal de Pernambuco.
4. Almeida, Eliana S.; ANDRADE, A. M. S.; VIANA, P.. Participação em banca de Alexandre Paes dos Santos. SiR: Um Simulador da Execução de Funções Computáveis Utilizando o Conceito de Grafo de Dependências. 2008. Dissertação (Mestrado em Modelagem Computacional de Conhecimento) - Universidade Federal de Alagoas.

Trabalhos de Conclusão de Curso de graduação

1. Júlio Inácio H. Tavares Neto; VIANA, P.. Participação em banca de Cecilia d'Almeida L. L. de Paiva / Raul Santana Oliveira. Construção de um Simulador de Processo Industrial. 2008. Trabalho de Conclusão de Curso (Graduação em Engenharia Elétrica) - Centro de Estudos Superiores de Maceió.
2. Júlio Inácio H. Tavares Neto; VIANA, P.. Participação em banca de Benedito Miguel dos Santos / Edler Gonçalves Alcides. Operação Integrada dos Protocolos Fieldbus e Profibus na Automação de uma Unidade Industrial. 2008. Trabalho de Conclusão de Curso (Graduação em Engenharia Elétrica) - Centro de Estudos Superiores de Maceió.

Participação em bancas de comissões julgadoras

Concurso público

1. OLIVEIRA, M. C.; Elvys Alves; VIANA, P.. Concurso Público para Docentes de 3o grau Edital 69/2010 - vaga ARA02. 2010. Universidade Federal de Alagoas.

2. Andre Silva; May-Ly Faro; VIANA, P.. Banca Examinadora de Concurso Público para Professor Assistente da Universidade Federal de Sergipe. 2009. Universidade Federal de Sergipe.
3. OLIVEIRA, M. C.; VIANA, P.. Concurso Público para Professor Substituto da Universidade Federal de Alagoas. 2007.

Outras participações

1. ALMEIDA, Cicero C. de S; Zambi, Madalena; VIANA, P.. Comissão de Avaliação de Desempenho. 2010. Universidade Federal de Alagoas.

Eventos

Participação em eventos

1. ERBASE - Escola Regional de Computação Bahia-Alagoas-Sergipe.Open Source Hardware para Dispositivos USB de Interface Humana. 2010. (Oficina).
2. Recepção dos Feras de Ciência da Computação 2009.A Interação Homem-Máquina: Desafios e Oportunidades. 2009. (Outra).
3. XXIX CILAMCE - Iberian Latin American Congress on Computational Methods in Engineering.Mesa Redonda HPC. 2008. (Congresso).
4. DATE 2007 - Design, Automation and Test in Europe.A One-Shot Configurable-Cache Tuner for Improved Energy and Performance. 2007. (Congresso).
5. PhD Forum of the DATE COnference.A Methodology to Explore the Design Space of Memory Hierarchies for Embedded Systems. 2007. (Encontro).
6. 43rd DAC Design Automation Conference.Configurable Cache Subsetting for Fast Cache Tuning. 2006. (Congresso).
7. 42nd DAC Design Automation Conference. 2005. (Congresso).
8. Design, Automation and Test in Europe (DATE 04).Design, Automation and Test in Europe (DATE 04). 2004. (Congresso).
9. SBCCI 2004 - 17th Symposium on Integrated Circuits and Systems Design. 2004. (Simpósio).
10. Symposium on Computer Architecture and High Performance Computing (SBAC-PAD'03).Symposium on Computer Architecture and High Performance Computing (SBAC-PAD). 2003. (Simpósio).

Orientações

Orientações em andamento

Dissertação de mestrado

1. Marcos Antonio de Oliveira Silva. Sistema de Computação Reconfigurável e Sensoriamento para Navegação Inercial. Início: 2009. Dissertação (Mestrado em Modelagem Computacional de Conhecimento) - Universidade Federal de Alagoas. (Orientador).
2. Manoel Jorge Ribeiro Neto. Estudo sobre a Conectividade em Redes de Sensores sem Fios: Utilização de Unidade de Processamento Gráfico de Processamento para Simulações Estocásticas e Resultados no Espaço [0, 1]. Início: 2008. Dissertação (Mestrado em Modelagem Computacional de Conhecimento) - Universidade Federal de Alagoas, Fundação de Amparo à Pesquisa do Estado de Alagoas. (Orientador).

Iniciação científica

1. Lucas Torquato de Melo. Um Dispositivo de Hardware de Código Aberto Baseado em Microcontrolador com Interface USB para Aplicações Interativas. Início: 2009. Iniciação científica (Graduando em Ciência da Computação) - Universidade Federal de Alagoas. (Orientador).
2. Dário Soares Dias. Utilização de Hardware Reconfigurável para Aceleração de Aplicações em Computação de Alto Desempenho. Início: 2007. Iniciação científica (Graduando em Ciência da Computação) - Campus Avançado - Arapiraca. (Orientador).
3. Allen Deyjan da Silva Nascimento. Utilização de Unidades de Processamento Gráfico para Aceleração de Aplicações em

Computação de Alto Desempenho. Início: 2007. Iniciação científica (Graduando em Ciência da Computação) - Campus Avançado - Arapiraca. (Orientador).

Supervisões e orientações concluídas

Dissertação de mestrado

1. André Luis Meneses Silva. Introdução de mecanismos de coerência de cache no contexto de plataformas de simulação MPSoC. 2007. Dissertação (Mestrado em Ciências da Computação) - Universidade Federal de Pernambuco, . *Co-Orientador:* Pablo Viana da Silva.

Iniciação Científica

1. Lucas Torquato de Melo. Construindo Dispositivos com Interface USB. 2009. Iniciação Científica. (Graduando em Ciência da Computação) - Universidade Federal de Alagoas, PROEX/PROPEP/UFAL. Orientador: Pablo Viana da Silva.

Página gerada pelo Sistema Currículo Lattes em 24/03/2011 às 21:22:29